

## 메모리 오류정정 기술의 현황과 미래

2018. 10 23 (화) 용인 양지 파인 리조트 11층 파인 홀

## 초대의 말씀

사단법인 한국반도체테스트학회에서 테스트 기술자 간의 더 많은 교류의 기회 제공과 유익한 토론의 장을 마련하고자 “메모리 오류정정 기술의 현황과 미래”란 주제로 2018 테스트 기술 워크숍을 개최하게 되었습니다.

이런 기회를 통하여 테스트 관련 모든 학계/업계가 또 다시 한자리에 모여 미래를 함께 고민하고 정보 교류와 창의적 사고를 공유하는 뜻 깊은 자리가 되었으면 합니다.

또한 반도체 테스트 분야가 앞으로 가야 할 길을 모색할 수 있는 좋은 계기를 마련하고자 합니다.

이번 워크숍을 위해 물심양면으로 도움을 주신 학계, 연구소, 그리고 관련 기관의 모든 분들께 감사의 말씀을 드리며, 테스트 및 관련 분야에 기여하시는 모든 분들과 많은 회원님들의 유익한 교류의 장이 될 수 있도록 큰 관심과 참여 부탁드립니다.

2018년 10월

사단법인 한국반도체테스트학회  
회 장 안진호

## 워크숍 개요

- ❖ 일 시 : 2018년 10월 23일(화) pm 2:00
- ❖ 장 소 : 용인 양지 파인 리조트 11층 파인홀
- ❖ 주 최 : 사단법인 한국반도체테스트학회  
한양대 IDEC Platform Center
- ❖ 후 원 : 아드반테스트 코리아

## 워크숍 프로그램

14:00~14:10	개 회 식	사 회: 안진호 (호서대)
14:10~15:20	ECC for Reliable DRAM Operation using Spare Columns 양준성(성균관대학교) - 2009년 University of Texas at Austin, 박사 - 2013년 ~현재 성균관대학교 반도체시스템공학과 교수	좌 장 : 안진호(호서대)
15:30~16:40	Memory 반도체 TEST분야의 오류정정 기술 역할 및 활용 박수민(SK하이닉스) - 2006년 조선대학교 졸업 - 2006년 ~ 현재 SK하이닉스 Solution제품 TEST 재직	좌 장 : 이중호(용인대)
16:50~18:00	메모리 오류정정 기술의 이해 공준진(삼성전자) - 1988년 한양대학교 석사 - 2005년 University of Minnesota 박사 - 1989년 ~ 현재 삼성전자 재직	좌 장 : 김병호(한양대)
18:00 ~	폐 회 식	사 회 : 김병호(한양대)

## 워크숍 등록안내

등 록	사 전 등 록	현 장 등 록
날 짜	2018. 10. 10(수) 이전	2018. 10. 23(화) 당일
회원사   평생회원 정회원   학생회원	무료	무료
비 회 원	5만원	7만원
	◆ 납부 방법 : 입금 계 좌 : 하나은행 128-910006-25304 예 금 주 : 한국반도체테스트학회	

- 등록비 입금 후 작성하신 참가등록신청서를 학회사무국 메일([info@koreatest.or.kr](mailto:info@koreatest.or.kr))로 보내주시기 바랍니다.
- 참가등록 신청서는 한국반도체테스트학회 홈페이지(<http://www.koreatest.or.kr>) 공지사항 게시판에서 다운 받으실 수 있습니다.

## 워크숍 오시는 길



- 주 소  
경기도 용인시 처인구 양지면 남곡리 34-1
- TEL. 031-338-2001

자기용이용시	경부고속도로 신갈 J.C	영동고속도로 양지 IC	양지파이ramid
1	경부고속도로 신갈 J.C	영동고속도로 양지 IC	양지파이ramid
2	경부고속도로 신갈 J.C	수원, 용인간 국도	양지사거리
3	중부고속도로 호법 J.C	영동고속도로 양지 IC	양지파이ramid

## 문의처

- ▶ 담 당 : 한국반도체테스트학회
- ▶ T E L : 02-313-3705
- ▶ F A X : 02-363-8389
- ▶ E - mail : [info@koreatest.or.kr](mailto:info@koreatest.or.kr)